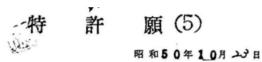
JPA1975-127646 applied on Oct 23, 1975

Inventor Yoshiaki Hagiwara at Sony

First N+N-P+NP-P junction Type
Pinned Buried Photodiode
with the MOS/CCD Capacitor Type
Global Shutter Buffer Memory
and Buried Photo Charge Storage
with Completely Empty Potential Well
and Pinned N+N type Surface with Metal Contact
with Zero RC delay time constant.



特許庁長官 斎 藤 英 雄

L.発明の名称 固体機像装備

2. 発 明 者 住 所 神奈川県横浜市保土ケ谷区狩場町 303-159 氏 名 萩 原 良 昭 狩場台アパート 402 号室

> 東京都品川区北品川6丁目7番35号 (218) ソニー株式会社 代表者 盛田 昭夫

19 日本国特許庁

公開特許公報

①特開昭 52-51815

43公開日 昭52.(1977) 4.26

②特願昭 50-127646

②出願日 昭か.(197/10.23

審查請求 未請求

(全6頁)

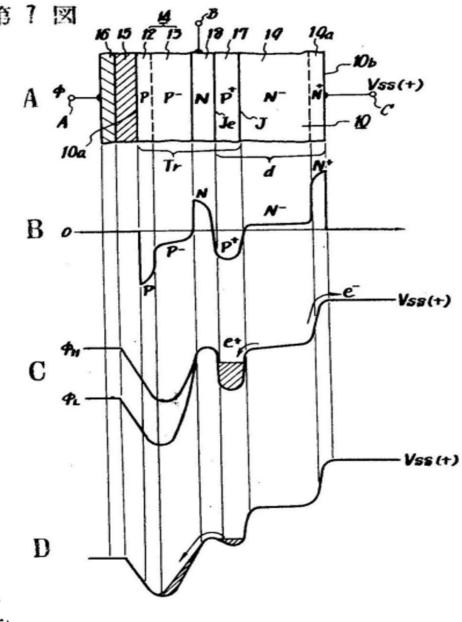


Figure 7 of JPA1975-127646