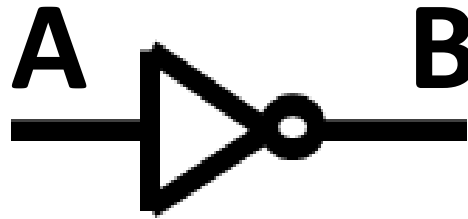
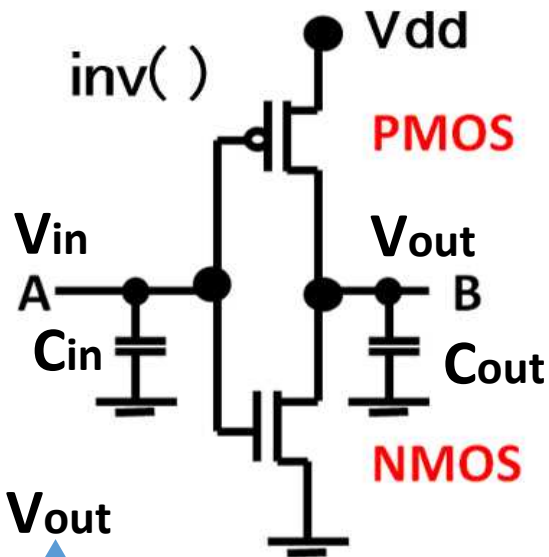
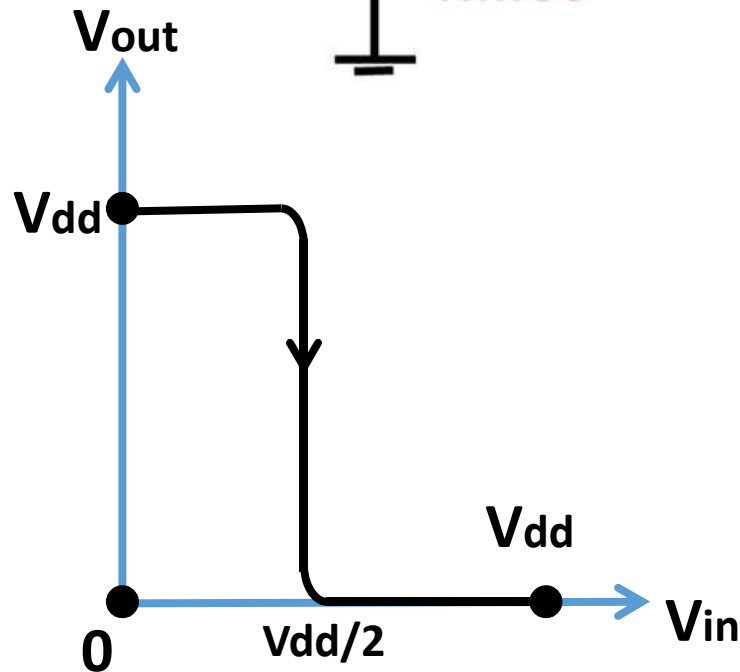


Inverter回路 $inv()$ の定義と動作確認



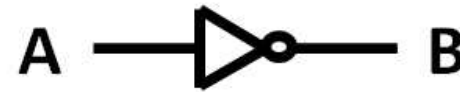
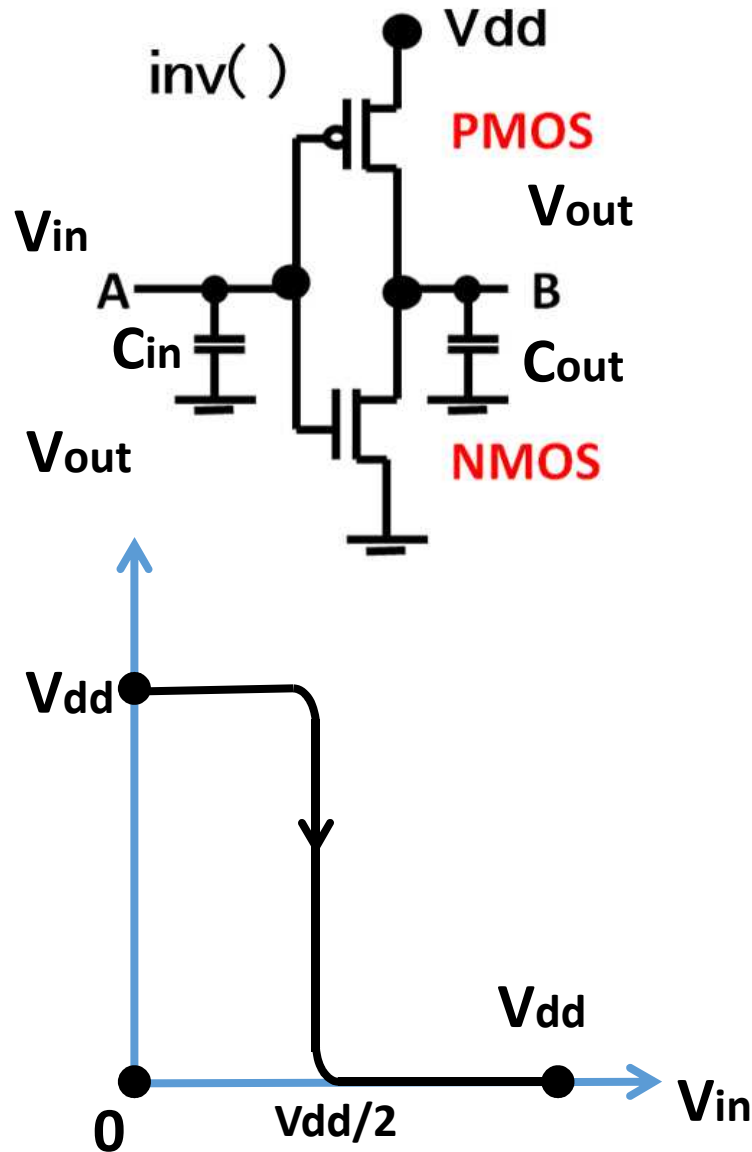
A	B
0	1
1	0



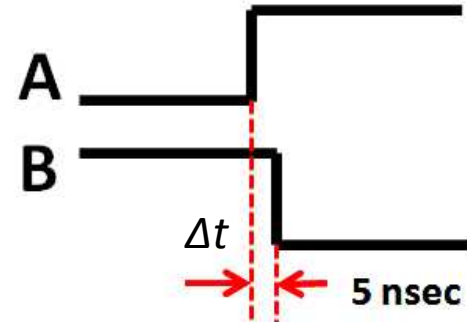
Inverter回路 $inv()$ の DCDL Code

```
define inv( ) { input A; output B;  
  
    memory BB;  
  
    B = BB;  
  
    BB= 1 - A ; }
```

Inverter回路 $inv()$ の出力遅延時間 Δt



Inverterの信号遅延時間(Delay Time)は $\sim 5\text{nsec}$.



Clock 周波数

1 Hz \leftrightarrow 1 sec (3×10^{10} cm)

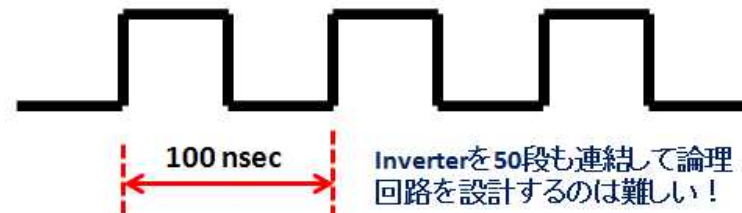
1KHz \leftrightarrow 1 msec (3×10^7 cm)

1MHz \leftrightarrow 1 μ sec (3×10^4 cm)

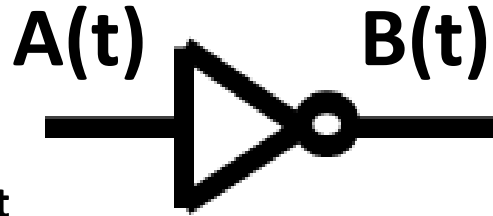
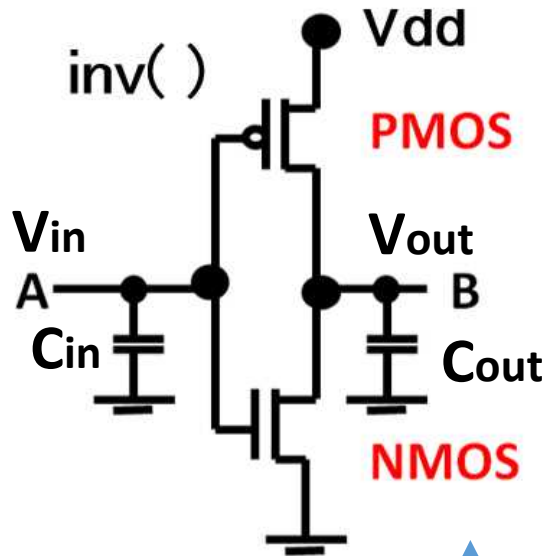
1GHz \leftrightarrow 1 nsec (30 cm)

(光は1秒間に 30万Km 進む)

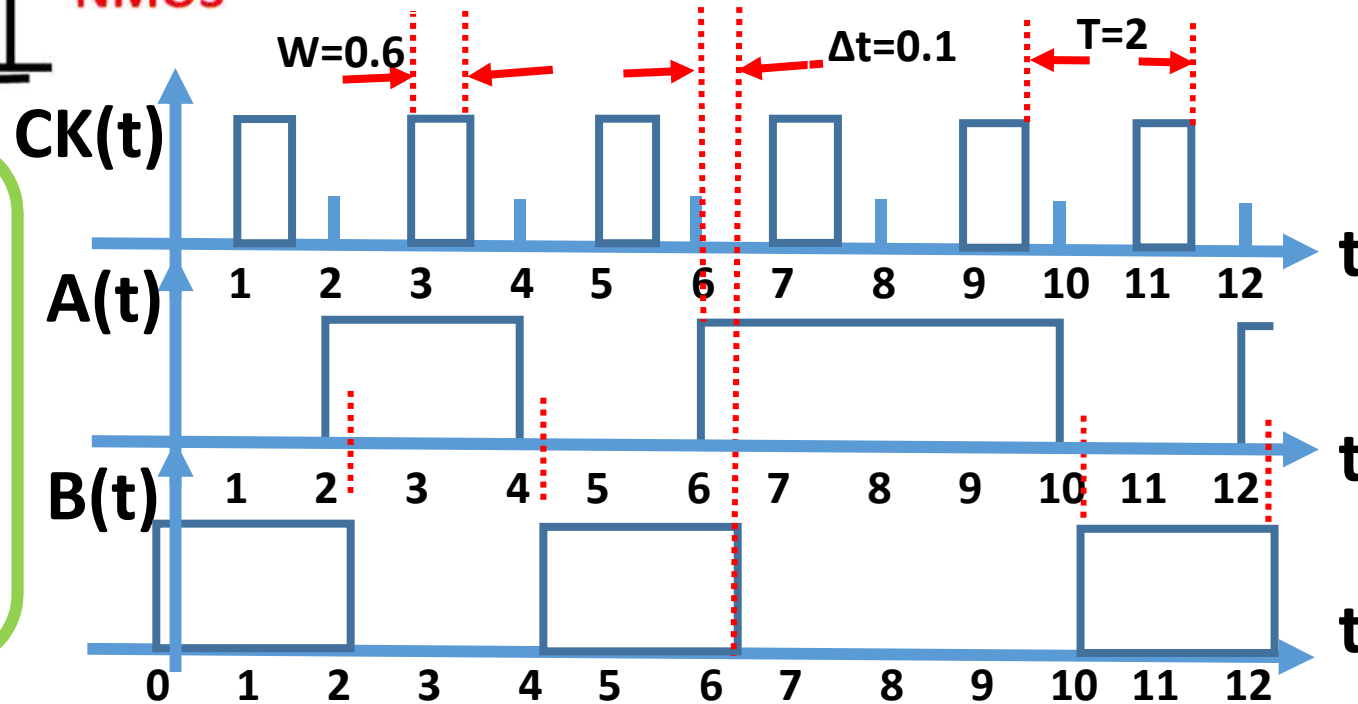
Clock 周波数が 10 MHz なら Clock 幅は 100nsec



Inverter回路 $inv()$ の出力遅延時間 Δt



A	B
0	1
1	0



基本Clock $CK(t)$ の周期 $T=2$ と、そのパルス幅 W は自由に設定が可能です。この場合は、 $\Delta t=0.1$ 、 $T=20\Delta t$ 、 $W=6\Delta t$ としています。