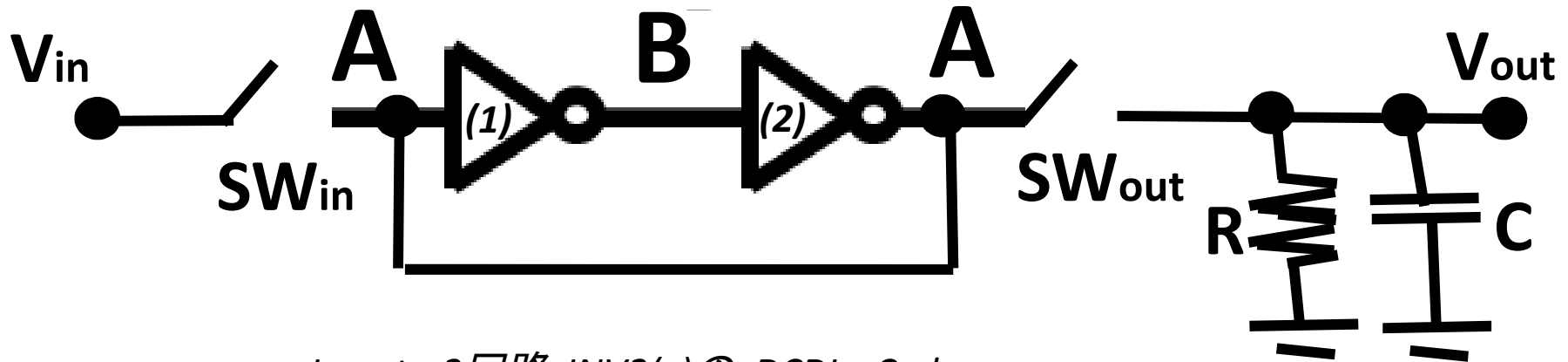


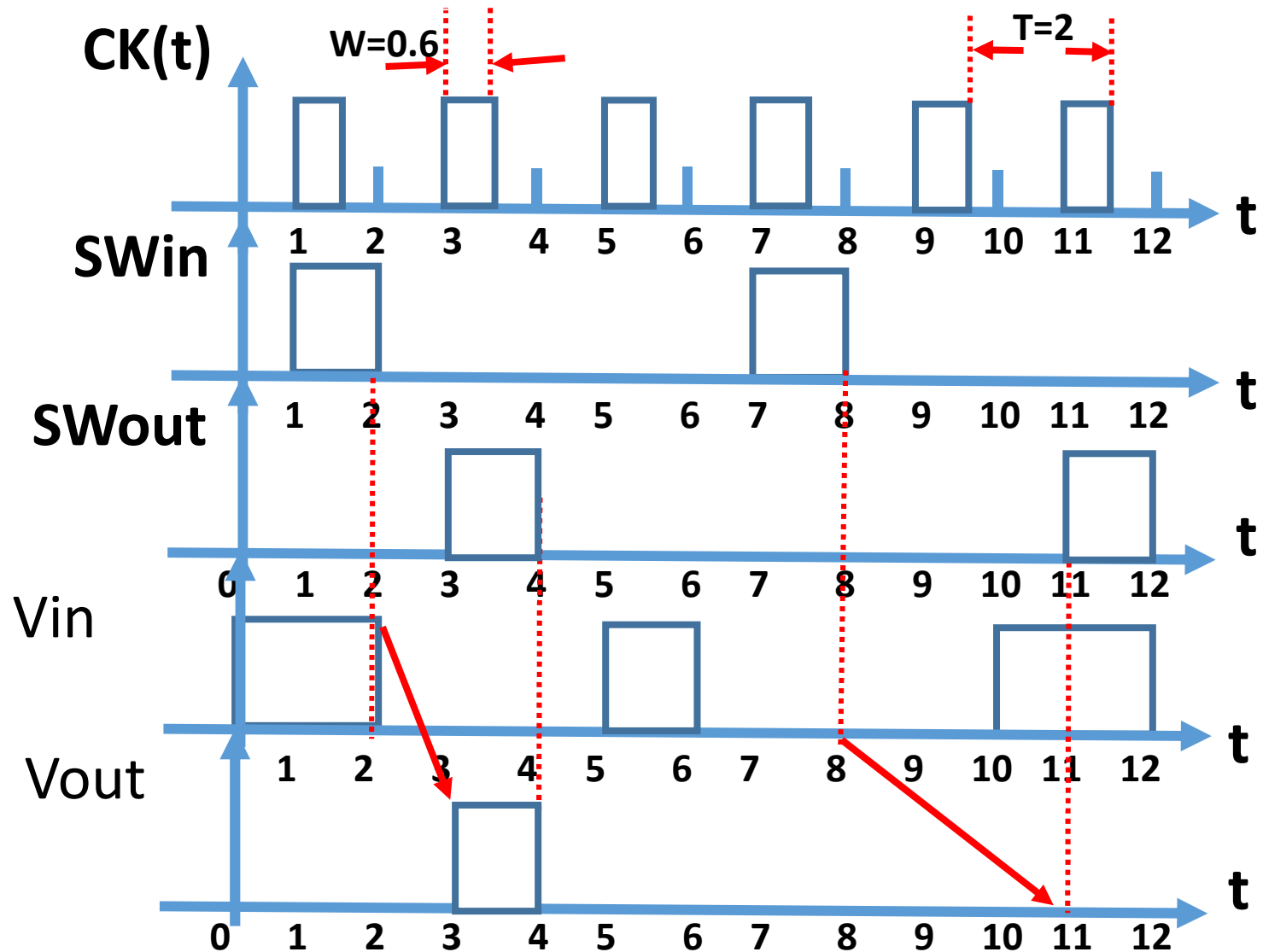
inverter回路を2個使った記憶回路の動作確認



Inverter2回路 INV2()の DCDL Code

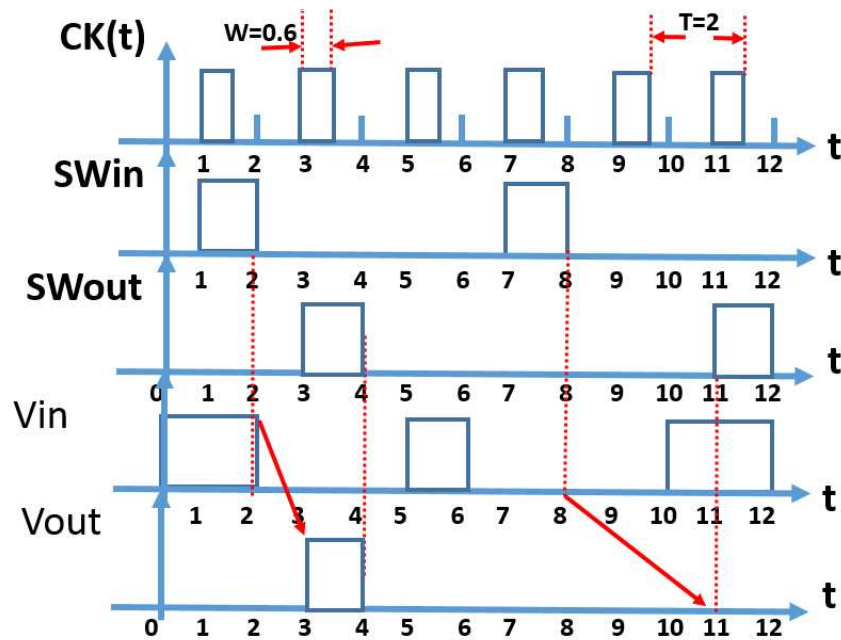
```
define INV2( ) { input Vin,SWin,SWout; output Vout; memory A;  
  
    if(SWin=1) [Vin] → [A];  
  
    [A]inv(1) → [B]; [B]inv(2) → [A];  
  
    if(SWout=1) [A] → [Vout];  
  
    if(SWout=0) 0 → [Vout]; }
```

inverter回路を2個使った記憶回路の動作確認



inverter回路を2個使った記憶回路の動作確認

Input file (inINV2_1.txt)



ファイル(F)	編集(E)	書式(O)	表示(V)
*** input for INV2_1 ***			
t	Vin	SWin	SWout
10000	1	0	0
10001	1	1	0
10002	0	0	0
10003	0	0	1
10004	0	0	0
10005	1	0	0
10006	0	0	0
10007	0	1	0
10008	0	0	0
10010	1	0	0
10011	1	0	1
10012	0	0	0
10020	0	0	0