アルミ金属の物理モデル

金蔵の中を移動する電子の動きは、 容器に入った沸騰した熱いお湯の状態の 水の分子と似ている点が多いです。

Electron Fog はお湯に立ち上る湯気に 対応します。また中性のアルミ原子から 軌道電子が離脱した後の、プラスに荷電 したアルミイオン(Al+)は、沸騰した ぶくぶくした、熱湯の中に見る泡に、 つまり、bubbleに対応します。

金属内の電位や電圧は、容器に 入ったお湯の水面レベルに対応 します。金属の中では電気が 流れますが、その電流に寄与する 粒子は3種類あります。

- (1)液体状態の電子と
- (2) 水蒸気状態の電子と
- (3) プラスに荷電した アルミイオン(AI+)。

図1 アルミ金属の物理モデル



金属と半導体の接触面をオーミックに するために高濃度のN+とP+を設けます。

また接触抵抗を最小にする必要があり、 そのためにP+領域とN+領域があります。

金属と薄い濃度の半導体では整流特性を 持ち、障壁が生じ電流が自由に流れません

両端がGND電圧に接地された場合です。 Electron Fog のレベルも、シリコン イオン(Si+)と金属イオン(A+)はともに 水平になる、電流が流れません。

N領域の不純物濃度をDN、P領域をDP としますと、空乏層幅WNとWPの値が 決定されます。空乏層内の電位差である、 PN接合のバリア電圧VBも決定されます。



図3 逆BIASのP+PNN+接合のDIODEの物理モデル

v>0 Δ B st st st st st AE V>0

DIODEの逆BIASの状態を示します。 N+端子側にプラスの電圧 V>0を 印加した場合です。N+N領域側の 「水面レベル」電位が下がります。 P+P領域との電位差が大きくなり 空乏層幅(Xno+Xpo)が増大します。

P+側の端子から、少量の電子が流れる DIODEの逆BIASのリーク電流です。

N+側の端子からも少量のプラスの 電荷を浴びたSiliconのイオン(Si+)が リーク電流として流れ込みます。

電子とSiliconのイオン(Si+)は 空乏層内で再結合します。それが 電気の流れ(リーク電流)として 観察されます。 **义 4** 順逆BIASのP+PNN+接合のDIODEの物理モデル

DIODEの順BIASの状態を示します。
 N+端子側にマイナスの電圧 V<0を
 印加した場合です。N+N領域側の
 「水面レベル」電位が上がります。
 P+P領域との電位差が小さくなり
 空乏層幅(XNN+XPP)が減少します。

N+側の端子から、大量の電子が津波の世 様に空乏層領域に流れ込みます。DIODEの 順方向大電流です。

P+側の端子からも大量のプラスの電荷を 浴びたSiliconのイオン(Si+)が大電流 として空乏層領域に流れ込みます。

大量の電子とSiliconのイオン(Si+)は 空乏層内で再結合します。発熱します。 順方向大電流として観察されます。



义 5 順逆BIASとNO BIASのP+PNN+接合のDIODEの物理モデル

両端がGND電圧に接地された場合の図と、。 DIODEの順BIASの状態を重ねたものです。

両端がGND電圧に接地された場合と比較 して、N+端子側にマイナスの電圧V<0を 印加した場合です。N+N領域側の電位が 上がります。P+P領域との電位差が小さく なり空乏層幅(XNN+XPP)が減少します。

N+側の端子から、大量の電子が津波の 世 様に空乏層領域に流れ込みます。DIODEの 順方向大電流です。

P+側の端子からも大量のプラスの電荷を 浴びたSiliconのイオン(Si+)が大電流 として空乏層領域に流れ込みます。 大量の電子とSiliconのイオン(Si+)は 空乏層内で再結合します。発熱します。 順方向大電流として観察されます。

両端が接地された場合は、電流はゼロです。



図 6

両端がGNDに接地されたP+PNPP+ダブル接合トランジスタ型受光素子

P+PNPP+ダブル接合型トランジスタ型の受 光素子で両端がGND電圧に接地された場合 の構造図とBAND図です。中央のBASE 領域はFLOATING状態になります。通常 BASE領域はMajority Carrierである電子が 多数存在しその中がBASEには電界がなく 電位はFLATです。

Emitter 側にも、Collector側にも、空乏層 領域が2つ離れて存在します。

BASE領域の幅 WBを狭めていきますと、 Emitter 側とCollector側の2つの空乏層 領域の境界が接近します。最終的には 境界がくっつきます。XB=0になります。。



义 7 埋め込みN層の電位がピン留めされたP+PNPP+ダブル接合型受光素子

BASE領域の幅 WBを狭めていきますと、 Emitter 側とCollector側の2つの空乏層 領域の境界が接近し、最終的には境界が くっつきます。XB = 0 になります。

そして、BASE領域の電位の谷が形成されます。 電位の谷の深さ(VBB)は、両端の電圧がGND 電位に固定の場合、EmitterとBaseとCollector 領域濃度(DE,DB,Dc)により決定されます。

たるんでいた縄が、縄の両端を固定ピン留めする ことにより、縄がつくる谷間の深さも固定され、 ピン留めされます。これが KODAKが1984年に IEDM1984に命名したPinned Photodiodeの 名前の由来です。しかし、この構造の発明は 1975年の10月と11月のOSONYが特許 出願した発明が世界最初の発明の証拠になります。 SONYは名前を付けませんでしたがSONY(萩原)が 出願特許の実施図には両端がピン留めされかつ 中央の埋め込み層が完全空乏化されその谷間の不 深さが固定、ピン留めされた図を明示しています。



义 8

埋め込みN層の電位がピン留めされたP+PNPP+ダブル接合型太陽電池

SONY(萩原)が1975年に特許出願し1977年と 1978年に原理試作したPNPダブル接合型受光素子は FT CCD Imager Sensorの受光素子として採用されて 東京で開催のSSDM国際会議で報告しました。しかし、 当時は、ILT CCD Imager Sensorが有望とされており、 あまり、FT CCD Imager Sensorでの原理試作には 注目されず関心が薄いでした。

受光面がピン留めされていない、PNPダブル接合型
 受光素子は1975年6月9日にPhilipsが発明しました。
 その構造をNECは開発し、ILT CCD方式のCCDに採用し
 IEDM1982で報告しました。NECが世界ではじめて、
 IEDM1982で、ILT CCD Imager Sensorに、PNP
 ダブル接合型受光素子を採用し試作結果を報告しました。

続いて、KODAKが受光表面が電圧固定ピン留めする必要 があることを強調し、隣接するLOCOS分離素子領域の 底になるP+のチャネルストップ領域と、受光表面の P+領域を導通されて、RC遅延ゼロのPinned Photodiode 構造の受光素子で世界ではじめて、ILT CCD Imager Sensorに採用してその原理試作結果をIEDM1984で 報告しました。



P+PNPP+ダブル接合DIODE (新型太陽電池)の物理モデル

(Vont) (Jourt) = Pover) SIT ST ST ST ALAN ALT Isc = Lout + LK

図 9

面積が小さいN+PP+接合領域と大面積の P+PNPP+ダブル接合との複合構造です。

大面積のP+PNPP+ダブル接合の 領域で光電変換され生まれた光電子は ゆっくりと、出力部のN+領域に 完全空乏化された、埋め込みN層の 中を再結合することなく移動します。

シリコン表面近傍では短波長青色光は 光電変換され、高エネルギー3 eV に 近い光電子が生まれますが、埋め込み N層の電界バリアに誘導されて、基板側 に流れ込みことはありません。大面積の P+PNPP+ダブル接合領域内では、順方向 電流には寄与しません。出力部のN+領域に 到達すると、そこは光電子が多数集まり、 光電子の密度が高い領域となり順方向電流 と出力電流に分配されます。

図10 N+NPP+ シングル接合とP+PNPP+ダブル接合太陽電池の等価回路 (a) (b)

太陽光の照射量に比例して 電流量 Isc が決まります。

Diodeの順方向電流 IF と 出力負荷(Rout) に流れる 出力電流 Iout に分配されます。

パワー P=(lout) (Vout) の 最大値を、 dP/dVout = 0 とし求めます。 lout/lsc の 値が、(Vout /KT)の関数 として決定されます。

。 MAXのパワーを得るために 出力負荷抵抗 Rout の値を 太陽光の照射量に応じて、 調整します。具体的には lout=Vout/Rout の関係から、 電流量 Iscの逆数に比例して 出力負荷抵抗 Rout の値を 自動制御します。

-Vout <U -Vonte ? Lodd -Voiteo Tout Lout Rout If Roub soo, it still Isc = IF1 + IF2 + Iout Ise = IF + Jout (Vout a 1 55 a 20) IF = In [ang (Vest) - 2] Roda Cant (Power)= (Int) (Vout) 1+ Vent - exp(- Vent) = (Rout) (Ire) Aptimived (Rout) = (AY) (1+ Voot - exp(- Ubort)) // dP = 0 gives (Tout = Vout)

図11

Max Power 維持の為のP+PNPP+ダブル接合太陽電池の動作条件



太陽光の照射電流量(Isc)の大きさに応じて、畜電池側の制御回路の実効出力抵抗Routの値を 調整し、PowerをMAXに維持します。実際には、PowerがMAXにするために、出力電圧 を Vout~ EG/2 に維持することにより、最大 Power 出力を得る事が可能になります。







図15 <N+pp+ single 講会> Ip=A eng(- 語) Eng(Vent)-13; Isco Ist + Lp ; ter ter -Vouted Int = Tri - IF ;) 1 Int (Power) = (Vout) (Iout); 24 Frank d (Power) = 0 gives MAX Power; d Vout = 0 gives MAX Power; dtrover) = Jout + (Vout) drout = 0; (Ruber) dirt = - dIF = -A exp(the)up (unt ditement = (Ise - IF) - (Vent) dIm = Tre - (1) anp (- 5) famp (Vent) - 2] - (Vent) (A) exp (- #) + xp (Vent) = 0 ; Tsc= (A) emp(- いり(1+ 柴) emp(いや)-23; Int= Ise - (A) m (- \$) [mp (· \$)-1]; Iout= (A) en (- 語) mar (Yent) (Yent); (I out) = (Vent) - exp (- Vent) 5 ()

図16 Jout = Tse-Ip; Ip=Aery(-祭) [ep(Vent)-1]; Jout = Ise - Acop (- St) feg (St-2 }; Roub =0 -Vent co When Voit = 0, Init = Ise ; Z Rou When Vout= EA, Jout = Ise-(A) (1-exp[- Ex]; When Jout=0, Vout = (Ar) In[1+ Ise ang (ES)]; Ip= Isc - Tout ; In= In - Vont/Rout ; When Rub = 0; Inc Int Vont= Zout Rout; In Vout (1) la [1+ Ist aup (54)] Ise Roat In= A ang (- Es) Fang (Vint)-1]; The Ise - Vant; Iout = Vent; $(Power) = (Iont)(Vout); \quad Vout = (Rout)(Iout); \quad \int I_{sc} = (\frac{Vout}{Rout}) + Aug(-\frac{Es}{2r}) \int ug(\frac{Vout}{2r}) - L \\ \int J_{sc} = Aug(-\frac{Es}{2r}) \int ug(\frac{Vout}{2r}) - L \\ \int J_{sc} = Aug(-\frac{Es}{2r}) \int ug(\frac{Vout}{2r}) - L \\ \end{pmatrix};$ d(Power) = 0 gives MAX Power; Tat= Vent ; (They)may (Int) = The max I + (Vout) - sup (- Vost) - intx Int Tre = (Vert) Tre = (Vert) Rout (Rout) + A ray (- ES) Say (Vert 1-1]; -2 (Rout) = - [Ar] { 1 + (Vout) - exp (- Vout) };

×17 For MAX Power, O and @ give 3;

$$\boxed{\mathbb{X}} 18$$

$$T_{SC} = -V_{out} < 0$$

$$T_{SC} = \int_{\mathbb{X}} V_{out} + I_F ; T_{out} = V_{out} / R_{out} ;$$

$$I_{F} = A \text{ sep} \left(- \frac{ES}{ET} \right) \left\{ \frac{sup}{AT} - 1 \right\};$$

$$\boxed{\mathbb{X}} = \frac{I_{out}}{I_{SC}} + I_F : I_{out} = \frac{(V_{out} + I_{out}) - 1}{(V_{out} + R_{out})};$$

$$\boxed{\mathbb{X}} = \frac{I_{out}}{I_{SC}} = \frac{(V_{out} + I_{F})}{(V_{out} + R_{out}) + A \exp\left(-\frac{EL}{AT}\right) - 1};$$

$$\left(P_{outer} \right) = (I_{out}) (V_{out});$$

$$\frac{d P_{outer}}{d V_{out}} = 0 \text{ for MAX Power.}$$

$$\boxed{\mathbb{X}} = \frac{(M_{out} \times I_{F})}{I_{+} (V_{out} + I_{F})} - \frac{(M_{out} \times I_{F})}{I_{+} (V_{out} + I_{F})};$$

$$\boxed{\mathbb{X}} \text{ and } \boxed{\mathbb{X}} \text{ give for MAX Power.}$$

$$Rowt = -\frac{(KT) - \exp\left(-\frac{V_{out}}{KT}\right)}{A \exp\left(-\frac{EL}{KT}\right)} \text{ s}$$

$$Ixr \text{ order to maintain Vout = -\frac{1}{2}ES, we must odjust Rout so than we have Rout (V_{out}) = (KT) - Mp \left(-\frac{ES}{2KT}\right) (3)$$

$$When Vout = -\frac{1}{2}ES - -for some cuv Liske power.$$

図19 Ntp Singh 唐合程太陽電街 - Vout CO O Isc = Int + IF; 2 Ix > A sep (- th) fam (Vont - V2) - 2]; (3) Iout = Vout / Rout ; @ V1=(Ramb)(Ip); (Power) = (Iout) (Vout); d (Power) = 0 gives MAX tower;

A, ec Az O Tre = Lout + IF1 + IF2 ; @ IFI = A, any (- 54) { my (- VS) - 1 }; ③ Inz= A2 mp (- 54) fay (10m) -27; (Int = Vont / Rout; (VI= (Rsob) (Ins);

P'PNPP' Sin TSER BELL



凶21 Ntp Singh 接合程太陽電街 P'PNPP' on ASEXMETH - VoulCO , ee Az for Rsubao, O Ise = Int + IF; 2 Is > A sep (- 5) [sep (Voit - V3) - 1]; Q The = Lout + IF2 + IF2; (3) Iout = Vout / Rout : @ Ips = A, ang (- 54) { mp (- V2) - 1]; @ V1=(Rsmb)(Ip); ③ 412= A2 +1/- 禁) fay (41)-2]; (Power) = (Iout) (Vout); (Int = Vont / Ront; d (Power) = 0 gives MAX Power; (VI= (Rsub) (In1); -> Choose Rout = (kr) (A) wy (- =) wy (- Voit);

义22 Ntp Singhe 接合輕太陽電世 P'PNPP' on BSEXMETH - Voul CO A-VICO Denter -12<0

(Power) = (Iout) (Vout); Isc = Iout + IF ; Iout = Vout / Rout ; d Power = 0 for MAX power. 「+= A sup (- 語) { sup (***)-2 }; 1) Lout = (Vout/Ar) -(Vont/Rout) (2) Tout " Tout " (Vout/Rout) + A ag (- Eh (++ (++) -1); () and (2) give for MAX power, Rout = (thy) and (- Voul / ky) 3 A and (- ES/ar) 3